

Әдістемелік кепілдемелердің титульді
беті және нұсқаулардың, әдістемелік
кепілдемелердің, әдістемелік нұсқаулар



Форма
Ф СО ПГУ 7.18.3/37

Қазақстан Республикасы Білім және ғылым министрлігі

С. Торайғыров атындағы Павлодар мемлекеттік университеті

Есептеу техникасы және бағдарламалау кафедрасы

КЕПІЛДЕМЕЛЕРМЕН ЖӘНЕ ӘДІСТЕМЕЛІК НҰСҚАУЛАР

ӘЕМ-ді ұйымдастыру пәні бойынша
050704 – Есептеу техникасы және бағдарламалық қамтама білім беру
мамандықтары студенттеріне арналған

Павлодар

Әдістемелік кепілдемелердің титульді
беті және нұсқаулардың, әдістемелік
кепілдемелердің, әдістемелік нұсқаулар



Форма
Ф СО ПГУ 7.18.3/37

БЕКІТЕМІН

Оқу ісі жөніндегі проректор

_____ Н.Э.Пфейфер

«__» _____ 2010 ж.

Құрастырғандар: аға оқытушы Исабеков Ж.Б. _____

КЕПІЛДЕМЕЛЕРМЕН ЖӘНЕ ӘДІСТЕМЕЛІК НҰСҚАУЛАР

Есептеу техникасы және бағдарламалау кафедрасы

«ӘЕМ-ді ұйымдастыру» пәні бойынша

050704 – Есептеу техникасы және бағдарламалық қамтама білім беру
мамандықтары студенттеріне арналған

Кафедраның отырысында қарастырылған

«__» _____ 20__ ж. № __ хаттама

Кафедра менгерушісі _____ О.Г. Потапенко

Факультеттің әдістемелік кеңесінде құпталған

«__» _____ 20__ ж. № _____ хаттама

ӘК төрайымы _____ Ж.Г. Муканова

келісілген

Факультет деканы _____ Ж.К. Нурбекова

«__» _____ 20__ ж.

ОӘҚЖЖБ келісілген

ОӘҚЖЖБ бастығы _____ А. А. Варакута

«__» _____ 2010 ж.

1 ТАҚЫРЫП. Комбинациялық логикалық схемалар

Санау жүйелері. Дешифратор. Демультимплексор. Дешифраторлардың және демультимплексорлардың разрядтылығының өсуі. Мультиплексор. Шифратор. Кодты түрлендірушілер. Сумматор.

2 ТАҚЫРЫП. Триггерлер

Асинхронды RS-триггер. Синхронды RS-триггер. D-триггер статикалық басқарумен. D-триггер динамикалық басқарумен. Әмбебап JK-триггер. T-триггер. Триггерлердің өзара түрлендірілуі.

3 ТАҚЫРЫП. Регистрлер

Параллельді және тізбекті регистрлер. Жылжудың реверсивті регистрі. Параллельді кодты синхронды және асинхронды іске қосу тәсілдері.

Ұсынылатын әдебиеттер тізімі

Негізгі әдебиеттер

1. Миллер Р. Теория переключательных схем. М.: Мир, 2005.
2. Фридман А., Менон П. Теория и проектирование переключательных схем. М.: Мир, 1999.
3. Кук Д., Бейз Г. Компьютерная математика. М.: Наука, 2006.
4. Ахметов Б.С. Основы схемотехники. Актобе.-2005г.
5. Вавилов Е.Н., Портной Г.П. Синтез схем электронных цифровых машин. М.: Наука, 2005.

Қосымша әдебиеттер

6. Построение и анализ грамматик: Методические указания к лабораторным работам по дисциплине "Системное программирование"/ЛЭТИ. Л., 1999.
7. Магазинный распознаватель и преобразователь. Методические указания к лабораторным работам по дисциплине "Системное программирование"/ЛЭТИ. Л., 2000.
8. Логические основы построения ЭВМ: Методические указания по практическим занятиям "Введение в информатику"/ГЭТУ. СПб., 2004.
9. Герасимов И.В., Крайников А.В., Фомичев В.С. и др. Дискретная математика: переключательные функции: Учебное пособие./ ГЭТУ. СПб., 2007.
10. Ахо А., Сети Р., Ульман Д. Компиляторы. Принцип, технологии, инструменты. М.: Вильямс, 2001. - 768с.